Πρακτικό σχετικά με την πρόσληψη διδάσκοντος με βάση την πρόσκληση Εκδήλωσης Ενδιαφέροντος για την πρόσληψη ακαδημαϊκών υποτρόφων, βάσει της παρ. 7 του άρθρου 29 του Ν.4009/2011, για το Χειμερινό εξάμηνο του ακαδημαϊκού έτους 2021-2022 [ΑΔΑ: 6ΦΙ6469Β7Κ-Κ0Υ] στο γνωστικό αντικείμενο «Σχεδιασμός Ενσωματωμένων Συστημάτων VLSI».

Για τη διδασκαλία του παραπάνω γνωστικού αντικειμένου υπέβαλαν υποψηφιότητες κατ’ αλφαβητική σειρά οι:

1. 410/2022

Παρουσίαση των υποψηφίων:

**410/2022**

Ο κ. 410/2022 είναι υποψήφιος διδάκτωρ του τμήματος Πληροφορικής και Τηλεπικοινωνιών του Πανεπιστημίου Θεσσαλίας. Διαθέτει επίσης μεταπτυχιακό τίτλο σπουδών από το Πανεπιστήμιο Θεσσαλίας, με θέμα «Μεταπτυχιακό Δίπλωμα Ειδίκευσης στην Επιστήμη και την Τεχνολογία των Υπολογιστών, Τηλεπικοινωνιών και Δικτύων». Ο κ. 410/2022 διαθέτει δίπλωμα από το τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών, Τηλεπικοινωνιών και Δικτύων από το Πανεπιστήμιο Θεσσαλίας και πτυχίο από το τμήμα Διοίκησης Επιχειρήσεων του ΤΕΙ Δυτικής Μακεδονίας. Δεν έχει δημοσιεύσεις σε διεθνή περιοδικά, ή άρθρα σε πρακτικά διεθνών συνεδρίων. Διαθέτει μερικώς συναφή προηγούμενη διδακτική εμπειρία συνολικά τριάντα μηνών στη Τριτοβάθμια Εκπαίδευση.

Ο κ. 410/2022 διαθέτει διδακτική εμπειρία τριάντα μηνών σε αντικείμενα μερικώς συναφή. Δεν διαθέτει δημοσιεύσεις στο γνωστικό αντικείμενο της θέσης. Οι σπουδές του κ. 410/2022 είναι μερικώς συναφείς με το γνωστικό αντικείμενο της θέσης.

Ως εκ τούτου οι υποψήφιοι κατατάσσονται με την παρακάτω αξιολογική σειρά

**Σειρά κατάταξης των υποψηφίων**

1. 410/2022

**Πρόταση**

O κ. 410/2022 είναι η υποψηφιότητα την οποία και προτείνουμε για να διδάξει το μάθημα «Σχεδιασμός Ενσωματωμένων Συστημάτων VLSI», αφού είναι υποψήφιος διδάκτορας και πρόκειται για μάθημα του προγράμματος Μηχανικών Πληροφορικής ΤΕ.